

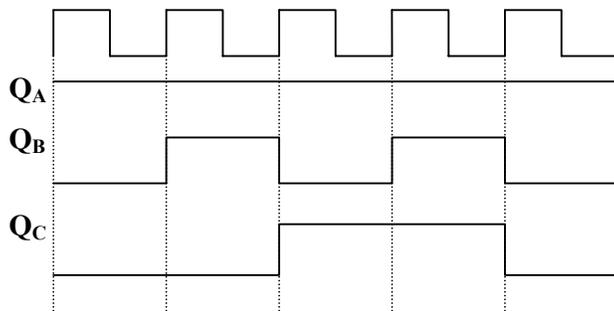


Frequência de Sistemas Digitais
4 de Janeiro de 2002

PARTE PRÁTICA

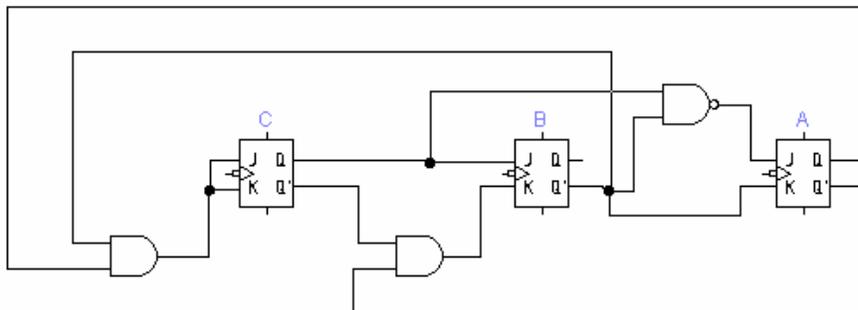
- Sintetize um circuito, utilizando flip-flops D, que produza as ondas apresentadas no diagrama temporal seguinte. Utilize as portas lógicas que achar convenientes. Considere o bit A como o menos significativo.

O circuito deve ser auto-corrector.

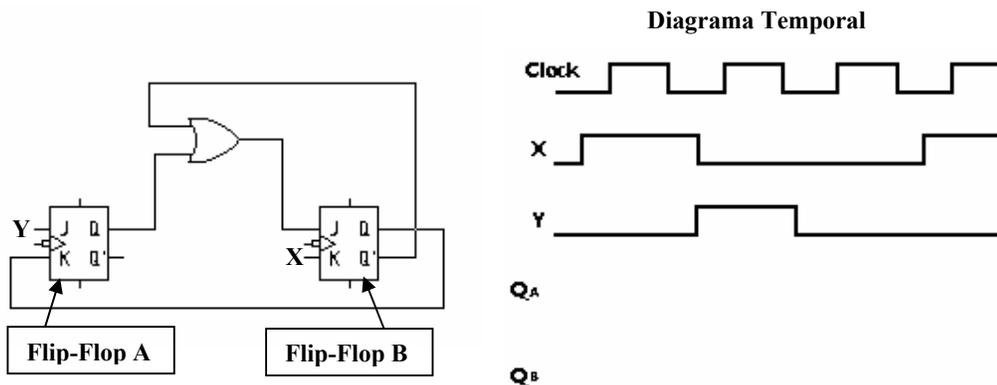


Notas: A Saída Q_A está sempre a 1. O relógio reage no flanco ascendente.

- Análise o seguinte circuito, determinando o seu diagrama de estados. Considere o bit A como o menos significativo. **Interprete os resultados.**



Para o circuito da figura, complete o diagrama temporal, assumindo que os tempos característicos dos Flip-Flops são nulos. Inicialmente Q_A e Q_B estão a 1.



Considere que o clock reage no flanco ascendente.